(3) Japanese Patent Application Laid-Open No. 57-162340 (1982) "METHOD OF ANNEALING SILICON SEMICONDUCTOR"

The following is English translation of an extract from the above-identified document relevant to the present application.

The invention disclosed in this publication is directed to an annealing apparatus by flash irradiation, which includes a sample stage 5 capable of being preheated by means of a heater, for example.

5

(9) 日本国特許庁 (JP)

① 特許出願公開

⑩公開特許公報(A)

昭57—162340

60Int. Cl.3 H 01 L 21/324 識別記号

厅内整理番号 6851-5F

9公開 昭和57年(1982)10月6日

発明の数 1 審查請求 未請求

(全 8 頁)

弱シリコン半導体のアニール方法

20特

昭56--46256

22出

昭56(1981) 3 月31日 願

個発 明者 荒井徹治

> 姫路市別所町佐土字春日1194番 地ウシオ電機株式会社播磨工場

@発 明 者 五十嵐龍志

姫路市別所町佐土字春日1194番 地ウシオ電機株式会社播磨工場

内

⑪出 願 人 ウシオ電機株式会社

東京都千代田区大手町2丁目6 番1号朝日東海ピル19階

1. 発明の名称 シリコンギ幕体のマニール方法 2.特許請求の範囲

ありずじめ温度TA(で)に予備加勢された シリコン半導体を, 悶光放電灯からの関先照射で アニールするにあたって、シリュンチ導体の反射 率も戻、悶光のルルス市(玄波高夷) 丘 もくマイ クロ砂)、シリコンキ事体上における照射 強展を E(ジュール/cm²)とした時、七が、70を七≤ 780の範囲であっ?

 $2.3 \times 10^{-3} t^{0.17} \le \frac{(1-R)E}{14/0-T_4} \le 3.8 \times 10^{-3} t^{0.38}$

はる関係が維持である条件で了ニールすることで 特徴とするシリスン羊鼻体のオニール方法。 3. 発明《詳細》説明

春発明日・シリコン羊鼻体の3二ール方石に N 33.

シリコン羊導体互差板にして、種々のIC。 LSI等五製作引る場合,不純物イオンとしてり ン(P)、 ホケソ(B)、ヒソ(As) 等 x あェ

ネルギーでイオン打ち込みすることが行りわれる。 こみ場合、良く知られないるように、シリユン羊 尊体に稲蟲張偏 が生するみで、このイオン打ち込 ★紅,程僚, 必ず結晶積傷目復のにめのマニールエ 枝丘外キとする。

従来、この 3ニール工程では、電気が法とし ーザービーム法とが知られているが、いづれも実 用上問題が多く、ごく最近では、重先放電内によ る間も照射を利用するととが検討されている。

悶え放電灯は周知の如く、一般には、がうス 髪、特殊目もので透光性セラミック製の封体だん プ目有し、間先賜射の強度を入さくすると開光放 更切の原用寿命が著しく短かくなる欠点があると ともに、ミリコン羊導体の表面は平滑振る高くす 立らめに健血加工をれているので、Yシリコン手馬 **妹上における照射院展丘定めるだりでは、火ずし** も良好なマニールは実行できない。例えば、ドー ピンク効率幼が以上の3二-ル五間先放電灯の 照射のみて実灯しようとすると 暑除に日夕4りの 国難なともなう。

上記理日から、マニ・ルでかの昇温エネルギー 一直全部開光放電灯からの間光明射によることを 避け、あらかじみなる温度まで 予備加勢しておい て比較的悶光明射の強易が小さく て済むような予 備加勢方式(サーマルマシスト法)を併用し、東 に、シリコン半鼻体の反射率も考慮したうえで問 光明射の強度上定みた方が良い。

とこうで、反射率介は有するシリコン手導体に、パルス市(音液高長)も(マイクロ粉)の開発でシリコン半導体上における照射強度E(ジュール/cm²)を与えると、シリコン半導体の表面の上昇温度は、パルス中がおっよそ50マイクロ粉以上では、近似的に次成で与えられる。

T(C)=Q・(1-K)・E・t・………(1) 式(1)において、Qはその物質の料度の温度における、熱仏毒率、蒸焦、比熱等で定まる定数、(1-K)・Eは、その物質に吸収された単位面積当りのエネルギーである。したがって、オニール温度の上限値をTri、予備加熱された温度をTaxすると、開光明約によって昇載してやれば良い温度差は、

$$2.3 \times 10^{-3} t^{0.27} \le \frac{(1 \sim \tilde{R}) \cdot E}{14/0 - T_A} \le 3.8 \times 10^{-3} t^{0.28}$$

rd ろ鼠体が維持される条件でマニールすることにある。

以下回面と参照しはから本発明の実施例と説明する。

第1回日本発明に使用する問先放電打の説明団であって、1日一村の電極2日対体バルアであって、7-7長Lは40mm、バルア内径口目8mm、外後は10mm の寸建を有する直響状のものを示す。この問先放電打3を、第2回に云すように、平面Si内に与本、平面S2内に4本、合計9本がラドリ状に登壊して配置され、この9をの関先放電行群はよって、約50mm×40mmの関光面光源が形成されるように配置する。そして、平面ミラー4を、平面S2に近接しに平面S3内に配置し、ヒークー等で分約10mm (=H)難問で配置して、全体をアールザとして構成する。

第2回のマニールヤにおいて、シリコン半導

TN - TA = Q·(/-戸)·E·ピゥ (2) グダマキえて良い・そして更に、ズ(2)を変形してならな、しならと置き替えると。

 $(/-\widehat{R}) \cdot E = (I_H - I_A) \cdot \alpha' \cdot t^{b'} \cdots 3$

$$\frac{(1-\widetilde{R})\cdot E}{TH-TA}=\alpha'\cdot t^{b'}-\cdots -(4)$$

として良い.

様よウェハー6日、試料台上に配復されることに引るが、ウェハー上における賜射強度を(ジュール/cm²)及びパルス巾も(マイクロ秒)日、悶光放电灯に低給される电気入り及び電気回路条件な変えることによって、種々の値を選択でき、アニール実験に供しにウェハーロ、結晶機偶の深さが大体の2/mへ10/m、ウェハーの厚み日、300/m~650/mかものをサンプルとしている。

第3回は干備加勢温度TA: 賜射エネルギー E. パルス巾も五変えて測定した73数の実験 結果をよい軸 b t. にて軸 b (1-R)・E として想理したがってみって、X卯は3ニール不足または不良。〇卯は7ニール良好な元し、も 吹 70~780~範囲巾で、直線X、上 X2 との間の区域が、良好なアニールが出来ることを示している。そして、2のデークの数値にも、ともよく適合するように式(5)~定数 TH および a', b' 五衣め、Tn = 1410(°C)、X、における0'ニ23×10⁻3, b'ニ0.27, X2における

- 0' = 38×10⁻³ , b' = 0.28 な決定した。ス、反射率 ³ 戻 は、次式& (5)で定義している。

くっにおいて、入口渡長、R(A)は入にあける反射率産、I(A)は入における 関生を表示。

以下. 個々のマニール卑騙の代表的例 五説 明33.

(1)ヒリを加速エネルギー50 kcVで、5×10¹⁵個/cmが打ち比んで、反射率戻が0.45のウェハーを550°Cに予備加勢しておさ、このウェハーを、
セ=50、F=15.6の間景で照射しに場合、ドーピンケ効率が40%とはり、マニール不足が生ずる。
国様に、七が50以下、その他予備加勢の温度、与えるFE資大に実験でもドーピンア効率が更に下がり、アニール不足が見られる。

(D)リン知知達エネルギー 50 KV で、2×10⁵個/om²打ち込んだ、反射率アグの46のウェハーを350°C に干備から終しておさ、このウェハーを モ=70、E=20,0の問えで照射した場合、ドーピ

ウェハーの「ソリ」もなく、良好日マニールが得

ラれる・

(1)上記(へ)と同じクェハーな、予編加勢 300°C とし、七二780、E=29の間先で照射すると、ドーピンア効率70%で「ソリ」6 ひく、良好なアニールとひる・

(チ)リンを加速エネルキー50ke Vで、5×10 19個/cm² 打ち込んに、反射率戸がの5のウェハーを子偏加勢500℃とし、セニノ000、Fニ33の間光で賜別した場合、ウェハーが資砂し、後工程で不良とは、てしまう。

(1)と1を加速エオルギー100ke Vで、1×10¹個/cmi 打り止んで、反射率アがの39のクエハーを、あらかじめ 500 Cに干備加恕 しておき、ヒニ150、E=18の開光で照射すると、ドーピンで幸 平が90%とひり、非常に良いてニール がてきる。

ぶれかりも加速エネルギー30 ke V ご 5×10¹⁵ 個 / cm² 打り込んだ、食料率 R が 0.5 のウェハーを、予備如約 500°C とし、 t = 400、 E = 27の閃れで照射 すると、ドーピング対率は 75% と以る

シア針率は90%である(7ニール 良好)。

(ハ)上記(ロ)と同じウェハーを、予備加勢500°C. t=70. F=12.2 a間まで賜材すると、ドーピン で効率は50%であり、十分実用に供しつるものが、 得られる。

(二) オウリな 加速エネルギー 50 Ke Vで、 5 x 10 ¹⁵ 個/cm² 打り込んに、反射率反がの41 のウエハーを 600°C ド子偏加熱しておき、このウエハーを t=400、 E=30 A間光で賜射すると、ウエハー 人表面が 偏触しての1~0.3μmの 凹凸が 生じ、表面で 偏執しての1~0.3μmの 凹凸が 生じ、表面でつ、1 も発生する(マニール不良)。

(本)ヒリ五加速エネルデー100KCVで 2×10¹⁵個/cm²打り止んで、反射率アが0.39のウエハー 五、子属加約400℃として、 t = 150、E = 13.5の 関えて昭和33と、ドーセンア効率は42%と必 い(マニール不足)。

(ハ)リン丘加速エネルギー50keVで5×10¹⁶個/cm=打5込んで、反射率戻がの46のウェハーを、予備加熱540°C とし、 t= 780、 E=3 95の間光で照射33と、ドービン7 効率が100%た5連L.

(了二一儿良好)。

以上の代表的例及び他の多くの享頼から、直線×、五越之る区域では、大体において、凹凸、ケラック、「ナリ」、ケザみ等の不良がみられ、直線×、に満たはい区域では、ドーピング効率で45%に満たず、もかでへて80の範囲で、メ、とメュとの間の区域であるは、トーピング効率が分が以上でかり、物理的は変形がはく、良好はマニールが追放される。

本発明は以上の説明からも理解されるように、人才ン打ち込み級の手奏(外三)コンのマニールを引きない。て関先故電打からの関先照射を利用するものであるが、サマールアシスト 法を併用し、予備如熟温度、ウェハーの反射率、関先のドルス中、賜射エネルギー等 な者處したうえで、ドーピング列率が45%以上でしゃも良好はマニールが達成される新規はマニール う 法 な提供する ものでより、パルス中(→波高長) て(マイノロサ)が70~980によいて、

2.3 × 10-3 to 27 & (1-R)-E = 3.8 × 10-3 to 28

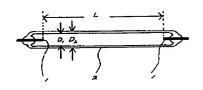
付え条件を維持することによらものである。 4.团面の簡单山熱明

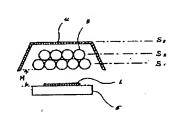
矛1回は、本発明(:使用 d る間先放電灯の一 例の説明団、オ2団は、本発明に原用するマニー しけか一例の共都の縦略の説明団、牙3団は、デ - 7の説用団であって、1は、1月の電極、2は 封外にんで、3は関先放電灯、4円反射ミラー、 5日試料台、6日ウェハーをまで示す。

> 特許太險人 ウシオ電機株式をオ

図面の浄書(内容に変更なし)

寒 Ø





(自発)

昭和56年 5 月22日

出顧人

特許厅長官 島田春村 殿

1. 事件の表示

昭和 56 年 順第 46256 号 特許

2 発明の名称

シリコン羊導体のマニール方法

3. 補正をする者

事件との関係

T100 住所 東京都千代田区大手町2丁目6番1号

特許

朝日東海ビル19階

ウシオ電機株式会社

代表者 本下 幹 辦 溫本

4. 横正により増加する発明の製し なし

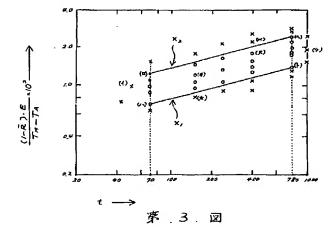
ち補正の対象

(1) 明知智

(2) 🖾

6. 福正の内容

(1) 別紙の通り訂正します



(訂正)明 細 書

1. 発明の名称

シリコン半導体のアニール方法

2.特許請求の範囲

あらかじめ温度 T_A (C) に予備加熱されたシリコン半導体を、閃光放電灯からの閃光照射でT=-ルするにあたって、シリコン半導体の反射率を \widetilde{R} 、閃光のパルス巾($\frac{1}{2}$ 波高長)を ι (マイクロ秒)、シリコン半導体上における照射強度をE(ジュール/G)とした時、 ι が、 $70 \le \iota \le 780$ の範囲であって、

 $2.3 \times 10^{-3} t^{0.27} \le \frac{(1 - \text{R}) \text{ E}}{1410 - \text{T}_{\text{A}}} \le 3.8 \times 10^{-3} t^{0.28}$

なる関係が維持される条件でアニールすることを 特徴とするシリコン半導体のアニール方法。

3. 発明の詳細な説明

本発明は、シリコン半導体のアニール方法に関する。

シリコン半導体を基板として、種々のIC・ LSI等を製作する場合、不純物イオンとしてリン(P)、ホウン(B)、ヒソ(As)等を高エネ

上記理由から、アニールための昇温エネルギーを全部閃光放電灯からの閃光照射によることを避け、あらかじめある温度まで予備加熱しておいて比較的閃光照射の強度が小さくて済むような予備加熱方式(サーマルアシスト法)を併用し、更に、シリコン半導体の反射率も考慮したうえで閃光照射の強度を定めた方が良い。

ところで、反射率Rを有するシリコン半導体に、 パルス巾(12被高長)に(マイクロ秒)の閃光で シリコン半導体上における照射強度E(ジュール / od)を与えると、シリコン半導体の表面の上昇 温度は、パルス巾がおおよそ50マイクロ秒以上で は、近似的に次式で与えられる。

 $T.(C) = a \cdot (I-\widetilde{R}) \cdot E \cdot b \cdot \dots (I)$ 式(I) にかいて、 α はその物質の特定の温度にかける、熱伝導率、密度、比熱等で定する定数、 $(1-\widetilde{R}) \cdot E$ は、その物質に吸収された単位面積当りのエネルギーである。したがって、 $T=-\mu B$ 度の上限値を T_M 、予備加熱された温度を T_A とすると、閃光照射にごって昇温してやれば良い温度差

ルギーでイォン打ち込みすることが行なわれる。

との場合、及く知られているように、シリコン 半導体に結晶損傷が生ずるので、とのイオン打ち 込み工程後、必ず結晶損傷回復のためのナニール 工程を必要とする。

従来、このアニール工程では、電気炉法とレーザービーム法とが知られているが、いずれも実用上問題が多く、ごく最近では、閃光放電灯による 閃光服射を利用することが検討されている。

u+

 $T_M - T_A = \alpha \cdot (1 - \widetilde{R}) \cdot E \cdot t^b$ (2) の式で与えて良い。そして更に、式(2)を変形して α を α' . δ を δ' と置き替えると、

$$(1 - \widetilde{R}) \cdot E = (T_M - T_A) \cdot a' \cdot t^{b'}$$
(3)

$$\frac{(1-\widehat{R}) \cdot E}{T_M - T_A} = a' \cdot \ell^{b'} \qquad (4)$$

$$\xi \mid \zeta \not \in S_0$$

特開昭57-162340(6)

 $2.3 \times 10^{-3} t^{0.27} \le \frac{(1-R) \cdot E}{1410 - T_A} \le 3.8 \times 10^{-3} t^{0.28}$ なる関係が維持される条件でアニールするととにある。

以下図面を参照しながら本発明の実施例を説明する。

第1 図は本発明に使用する関光放電灯の説明図であって、1 は一対の電標、2 は對体バルブであるで、アーク及しは40 mm、バルブ内径D1は8 mm、外径のは10 mmの対法を有する直管状のものを示す。 この防光放電灯の設定を有する直管状のものを示す。 この防光放電灯ので、平面では、全体をでは、約50 mm、40 mm、2 をでで、10 mm、10 に定避した。 でに配置した。 でに配置した。 でに配置した。 でに配置した。 でに配置した。 ででをのいた。 でで、 がらりが10 mm(= H) 離間して配置して、 全体をアニール炉として構成する。

第2図のアニール炉において、シリコン半導体 のウエハー6は、試料台上に配置されることにな

式(5)で定義している。

$$\widetilde{R} = \frac{\int R(\lambda) \cdot I(\lambda) d\lambda}{\int I(\lambda) d\lambda} \dots (5)$$

ととにおいて、人は彼長、R(A)は人における 反射率、[(A)は人における閃光の強度である。 (第3頭・数号の以下) 以下、個々のアニール実験の代表的例を説明す

- (1) を加速エネルギー50 KeV で、5 × 10¹⁵ 個 / ml打ち込んだ、反射率 R が 0.45 のウェハーを 550 ℃に予備加熱しておき、 このウェハーを、 t = 50、 E = 15.6 の閃光で照射した場合、ドービング効率が40 % となり、 アニール不足が生ずる。同様に、 t が50以下、 その他予備加熱の温度、 与える E を変えた実験でもドービング効率が更に下がり、 アニール不足が見られる。
- (ロ) リンを加速エネルギー50 IV で、 2 × 10¹⁵ 個/ M打ち込んだ、反射率 R が 0.4 6のウェハーを 550 C に予備加無しておき、このウェハーを、 t = 70、E = 20.0 の閃光で照射した場合、 ドーピンク効率は90%である(アニール良好)。

るが、ウェハー上における照射強度 E (ジュールノロ)及びパルス市 t (マイクロ秒)は、関光放電灯に保給される電気入力及び電気回路条件を変えることによって、また予備加熱温度 T A (C) はにーターの温度を変えることによって、種々の値を選択でき、アニール実験に供したウェハーは、結晶損傷の深さが大体0.2 μm~1.0 μm、ウェハーの厚みは、300 μm~650 μm のものをサンブルとしている。

- (1) 上記向と同じウェハーを、予備加熱 500℃、 t = 70、 E = 122 の関光で照射すると、ド ーピング効率は50%であり、十分実用に供し 5るものが得られる。
- (二)ホウンを加速エネルギー50KeVで、5×10¹⁵
 個/は打ち込んだ、反射率 Rが 0.41のウェハーを、1=400、E=30の閃光で照射すると、ウエハーの表面が熔融して 0.1 ~ 0.3 μm
 の凹凸が生じ、表面クラックも発生する(アニール不良)。
- (的ヒソを加速エネルギー 100KeVで 2 × 10¹⁵ 個 / 計打ち込んだ、反射率 R が 0.39のウェハー を、予備加熱 400℃として、 ℓ = 150 、E = 13.5の関光で照射すると、ドービング効率は 425と低い(アニール不足)。
- () リンを加速エネルギー 50KeV で 5 × 10¹⁸個 / は打ち込んだ、反射率 Rが 0.46のウェハーを、予備加熱 540でとし、 c = 780、 E = 395の閃光で照射すると、ドービング効率が 100まにも達し、ウェハーの「ソリ」もなく、

3特際昭57-162340(ア)

· 良好なアニールが得られる。

- · (b) 上記(4) と同じウェハーを、予備加熱 300℃と
- し、 t = 780、 E = 29 の閃光で照射すると、
- ドーピング効率を係で「ソリ」もなく、表标
- 十分実用に貯ちる。
- (ガリンを加速エネルギー 50Ke Vで、5 × 10¹⁵ 個 / 叫打ち込んだ、反射率 R が0¹⁵の ウェハーを 予備加熱 500℃とし、 4 = 1,000、 E = 33の 関光で照射した場合、ウェハーが変形し、後 工程で不良となってしまう。をi2. t=1000において は他が実験でキウエハー2を防か t=155 欠点がある。
 - (1) ヒソを加速エネルギー 100KeVで、1×10¹⁵ 個/A打ち込んだ、反射率 Rが 0.39のウェハーを、あらかじめ 500でに予備加熱しておき、t = 150、 E = 18 の関光で照射すると、ドービング効率が90%となり、非常に良いアニールができる。
 - (X) ホウンを加速エネルギー $50 \, {
 m KeV} \, {
 m C} \, 5 imes 10^{15} \, {
 m G}$ / は打ち込んだ、反射率 ${
 m R}$ が ${
 m S}$ のウェハーを予備加熱 $500 \, {
 m C}$ とし、 ${
 m L} = 400$ 、 ${
 m E} = 270 \, {
 m M}$ 光で照射すると、ドービング効率は ${
 m S} \, {
 m S} \, {
 m E} \, {$

なる条件を維持することによれるのである。

4. 図面の簡単な説明

第1図は、本発明に使用する閃光放電灯の一例の説明図、第2図は、本発明に使用するアニールがの一例の要部の概略の説明図、第3図は、データの説明図であって、1は、1対の電極、2は封体パルフ、3は閃光放電灯、4は反射ミラー、5は試料台、6はウエハーを夫々示す。

特許出顧人 ウシオ電機株式会社 る(アニール良好)。

以上の代表的例及び地の多くの実験から、値線 X2を越える区域では、大体において、凹凸、クラック、「ソリ」、ゆがみ等の不良がみられ、直線 X1に満たない区域では、ドーピング効率で45%に満たず、 1 が 70 ~ 780 の範囲で、 X1 と X2 との 旧の区域であれば、ドーピング効率も45%以上でかつ、物理的な変形もなく、良好なアニールが違成される。

本発明は以上の説明からも理解されるように、イオン打ち込み後の半導体シリコンのアニールをするにあたって閃光放電灯からの閃光照射を利用するものであるが、サマールアンスト法を併用し、予備加熱温度、ウエハーの反射率、閃光のパルス中、照射エネルギー等を考慮したうえで、ドーピング効率が45を以上でしかも良好なアニールが達成される新規なアニール方法を提供するものであり、パルス巾(½液高長)(マイクロ秒)が70~780において、

 $2.3 \times 10^{-3} t^{0.27} \le \frac{(1-\widetilde{R}) \cdot E}{1410 - T_A} \le 3.8 \times 10^{-3} t^{0.28}$

(自発)手 続 補 正 書

昭和56年6月5日

特許庁長官 島田春樹殿

1.事件の表示

昭和56年特許顧第46256号

2.発明の名称

シリコン半導体のアニール方法

3.補正をする者

事件との関係 特許出願人

年所 東京都千代田区大手町 2 丁目 6 番 1 号

朝日東海ビル19階

名称 ウンオ電機株式会社

代表者 鳰 本 大



4.補正によって増加する発明の数

なし

5.補正の対象

(1) 明細書

6. 補正の内容

(1) 昭和56年5月20日付2日の(訂正)明細書の 第8頁第150日 - 女、」とあるのを、「一

特開昭57-162340 (8)

を 600℃に予備加熱しておき、とのタニハー を、」と訂正する。

-210-